

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2001-292507
 (43)Date of publication of application : 19.10.2001

(51)Int.CI.

B60L 11/18
 H01G 9/28
 H02J 7/00
 H02J 7/02
 H02J 7/10

(21)Application number : 2000-103664

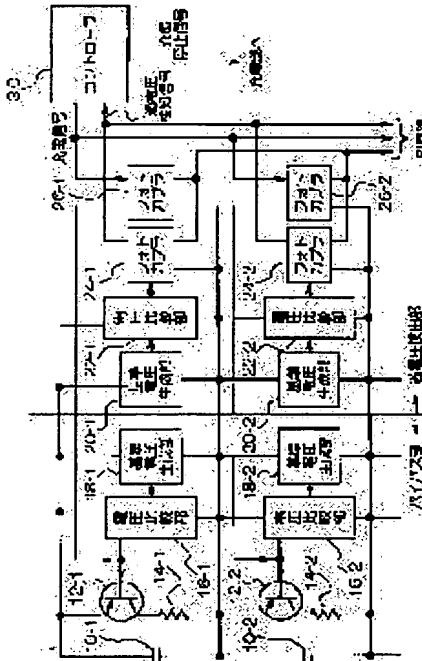
(71)Applicant : HONDA MOTOR CO LTD

(22)Date of filing : 05.04.2000

(72)Inventor : YAMAMOTO KOICHI
 MATSUMOTO KENJI
 IJI KOJI**(54) ELECTRIC DOUBLE-LAYER CAPACITOR DEVICE****(57)Abstract:**

PROBLEM TO BE SOLVED: To provide an electric double layer capacitor device that enables prevention of the occurrence of wasteful power loss and that is low-cost, when obtaining the balance of the voltages between the terminals of a plurality of the electric double-layer capacitors connected in series.

SOLUTION: This electric double-layer capacitor device comprises a plurality of the electric double-layer capacitors (10-1, 10-2, etc.), connected in series, a plurality of current control means (12-1, 12-2, etc.), that are connected in parallel to each of a plurality of the capacitors for controlling the discharge state of each capacitor, and a plurality of voltage-comparing means (16-1, 16-2, etc.), that compare the voltages between the terminals of each capacitor with a set voltage. The device also has a control means 30, that controls a plurality of the current control means, based on the comparison output of a plurality of the voltage-comparing means, in such a way as to make the voltages between the terminals of each capacitor balanced. The control means stops the control operation of the current control means, when the capacitors are charged.

**LEGAL STATUS**

[Date of request for examination] 31.10.2003

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

THIS PAGE BLANK (USPTO)

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開2001-292507

(P2001-292507A)

(43)公開日 平成13年10月19日 (2001.10.19)

(51)Int.Cl. ⁷	識別記号	F I	テーマコード(参考)
B 6 0 L 11/18		B 6 0 L 11/18	A 5 G 0 0 3
H 0 1 G 9/28		H 0 2 J 7/00	Z H V P 5 H 1 1 5
H 0 2 J 7/00	Z H V	7/02	Z H V H
7/02	Z H V	7/10	Z H V B
7/10	Z H V	H 0 1 G 9/00	5 3 1

審査請求 未請求 請求項の数 2 O L (全 8 頁)

(21)出願番号 特願2000-103664(P2000-103664)

(22)出願日 平成12年4月5日 (2000.4.5)

(71)出願人 000005326
本田技研工業株式会社
東京都港区南青山二丁目1番1号

(72)発明者 山本 康一
埼玉県和光市中央1丁目4番1号 株式会社本田技術研究所内

(72)発明者 松本 謙治
埼玉県和光市中央1丁目4番1号 株式会社本田技術研究所内

(74)代理人 100064908
弁理士 志賀 正武 (外5名)

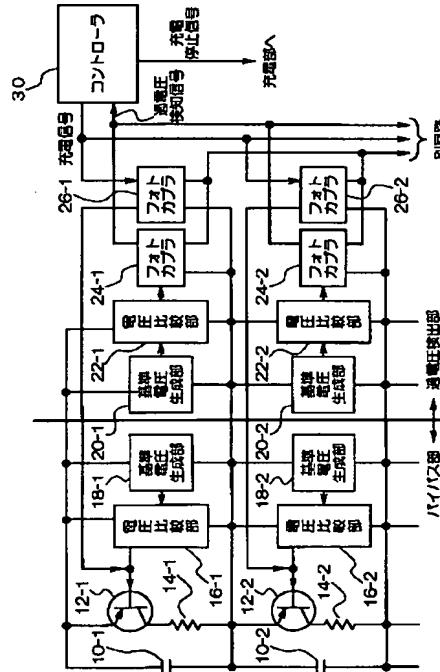
最終頁に続く

(54)【発明の名称】 電気二重層コンデンサ装置

(57)【要約】

【課題】 直列接続された複数の電気二重層コンデンサの端子間電圧のバランスを得るに際し、無駄な電力損失の発生の防止が図れ、かつ安価な電気二重層コンデンサ装置を提供する。

【解決手段】 直列接続された複数の電気二重層コンデンサ (10-1, 10-2, ...) と、該複数の電気二重層コンデンサの各々に並列接続され各電気二重層コンデンサの放電状態を制御する複数の電流制御手段 (12-1, 12-2, ...) と、前記複数の電気二重層コンデンサの各々の端子間電圧を設定電圧と比較する複数の電圧比較手段 (16-1, 16-2, ...) とを有し、該複数の電圧比較手段の比較出力により前記複数の電流制御手段を制御して各電気二重層コンデンサの端子間電圧のバランスを揃えるように制御する制御手段30とを有する電気二重層コンデンサ装置であつて、制御手段は、前記複数の電気二重層コンデンサの充電時は前記複数の電流制御手段の制御動作を停止させる。



【特許請求の範囲】

【請求項1】直列接続された複数の電気二重層コンデンサと、該複数の電気二重層コンデンサの各々に並列接続され各電気二重層コンデンサの放電状態を制御する複数の電流制御手段と、前記複数の電気二重層コンデンサの各々の端子間電圧を設定電圧と比較する複数の電圧比較手段と、該複数の電圧比較手段の比較出力により前記複数の電流制御手段を制御して各電気二重層コンデンサの端子間電圧におけるバランスを揃えるようにする制御手段とを有する電気二重層コンデンサ装置であって、前記制御手段は、前記複数の電気二重層コンデンサの充電時は前記複数の電流制御手段の制御動作を停止させることを特徴とする電気二重層コンデンサ装置。

【請求項2】前記制御手段は、前記複数の電気二重層コンデンサの充電中に前記複数の電気二重層コンデンサのいずれかの電気二重層コンデンサの端子間電圧が設定電圧に達した際に、前記設定電圧に達した電気二重層コンデンサに並列接続された電流制御手段を駆動し、前記設定電圧に達した電気二重層コンデンサを放電可能状態とし、前記複数の電気二重層コンデンサの各々の端子間電圧におけるバランスを揃えるように制御することを特徴とする請求項1に記載の電気二重層コンデンサ装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、直列接続された複数の電気二重層コンデンサを有する電気二重層コンデンサ装置に係り、特に加速時等にエンジン出力をモータの駆動力により駆動補助（アシスト）するように構成されたハイブリッド車両の上記モータの電源として使用するに好適な電気二重層コンデンサ装置に関する。

【0002】

【従来の技術】電気二重層コンデンサは、化学反応によらない単純な物理変化を利用するため、寿命が半永久的であり、かつ非常に短時間での大電流による充電が可能であるという長所を有する点を考慮してハイブリッド車両のアシスト用モータの電源に使用することが提案されている。ところで、電気二重層コンデンサは耐圧が低く、すなわち絶対定格電圧が約3Vと低いために、通常、複数の電気二重層コンデンサを直列に接続して定格電圧を高くする使い方が一般的である。大容量の電気二重層コンデンサを使用する際に、電気二重層コンデンサの両端間に過電圧が印加された場合には劣化するので、電気二重層コンデンサの両端間に過電圧が印加されるのを防止するために過電圧防止用の制御回路を直列接続された複数の電気二重層コンデンサの各々に付加する必要があると言える。

【0003】また、電気二重層コンデンサの自己放電性により直列接続された複数の電気二重層コンデンサの各々についてコンデンサの端子間電圧におけるばらつきが発生することは周知の事実であり、このばらつきを解消

せずに電気二重層コンデンサを複数、使用することは個々の電気二重層コンデンサの性能を十分に発揮できない結果となる。すなわち、直列接続された複数の電気二重層コンデンサが充放電される際には、各電気二重層コンデンサには同等の電流が流れる。したがって、例えば、充電時には、充電開始時点における初期電圧（コンデンサの端子間電圧の初期値）の異なる電気二重層コンデンサには同一電流で充電がなされ、各電気二重層コンデンサの端子間電圧の上昇傾向も同一となる。

10 【0004】このため、上記初期電圧が高い電気二重層コンデンサはいち早く過充電状態となり、初期電圧が低い電気二重層コンデンサは初期電圧の高い電気二重層コンデンサに比較して同一時点で充電電圧が低い結果となる。この結果、充電開始時における端子間電圧（初期電圧）が異なる状態で充電された、複数の直列接続された電気二重層コンデンサから得られるエネルギーは、充電開始時に端子間電圧が揃った同数の電気二重層コンデンサより遅られるエネルギーより少なくなることとなる。

【0005】そこで、直列接続された複数の電気二重層コンデンサの各々について過電圧が印加されないように監視し、かつ端子間電圧にばらつきがないように充電制御すれば、直列接続された複数の電気二重層コンデンサを有する電気二重層コンデンサ装置の性能は発揮できるが、この制御は困難であり、かつ装置が高価になるという問題がある。そこで、低価格の電気二重層コンデンサ装置でその性能を十分に発揮するために、各電気二重層コンデンサの端子間電圧のばらつきを無くすように従来から制御が行われていた。

【0006】従来の電気二重層コンデンサ装置の構成を30 図5に示す。同図では説明の便宜上、单一の電気二重層コンデンサについてのみ示しているが、実際には複数の電気二重層コンデンサが直列接続され、各電気二重層コンデンサについて制御回路が設けられている。同図において、電気二重層コンデンサ1の端子間には制御トランジスタ2と、基準電圧と電気二重層コンデンサ1の端子間電圧とを比較する電圧比較部3と、電気二重層コンデンサ1の端子間電圧から基準電圧を生成する基準電圧生成部4とからなる制御回路が設けられている。

【0007】制御トランジスタ2は、電圧比較部3の比較結果に基づいてオン、オフ動作し、電気二重層コンデンサの端子間電圧を制御する。この場合に基準電圧を、電気二重層コンデンサの過電圧値より数パーセント低く設定することにより、電気二重層コンデンサ1の端子間電圧が基準電圧を超えたときのみトランジスタ2がオン状態となり、電気二重層コンデンサ1の端子間に過電圧が印加されないように制御される。ここで、自己放電特性の優れた電気二重層コンデンサは、そうでない電気二重層コンデンサに比較して同一の充電に対し、基準電圧を超える頻度が高いため時間経過により電気二重層コンデンサの端子間電圧のばらつきも軽減することができ

る。

【0008】

【発明が解決しようとする課題】しかしながら、上述した従来の電気二重層コンデンサ装置では、電圧比較部3で電気二重層コンデンサの端子間電圧と比較される基準電圧が、電気二重層コンデンサの過電圧とほぼ同等に設定されているために、電気二重層コンデンサの端子間電圧が過電圧付近まで達しない限り、直列接続された複数の電気二重層コンデンサにおける端子間電圧のばらつきを収束させることはできない。また、電気二重層コンデンサの端子間に過電圧が印加されるのを防止するためには、電気二重層コンデンサの端子間電圧が基準電圧に達した後に、さらに充電される充電電圧に相当する電流量をトランジスタ2側にバイパスするように設定する必要がある。

【0009】したがって、トランジスタ2自体が電気二重層コンデンサ1に流れる電流を吸収することができ、かつその電力損失はコレクタ損失内であることが絶対条件となる。バイパスさせる電流量が大きい場合には複数のトランジスタをダーリントン接続したものをバイパス用のトランジスタとして選択し、さらに放熱フィンを追加する必要性が生じる可能性があり、電気二重層コンデンサ1つに対して設けられる制御回路の1回路が非常に高価なものになる。

【0010】また、電気二重層コンデンサ装置でより大きなエネルギーを得ようとして電気二重層コンデンサの使用個数を増加させれば、その増加した電気二重層コンデンサの使用個数に応じた制御回路数分の価格が増加することとなる。本発明はこのような事情に鑑みてなされたものであり、直列接続された複数の電気二重層コンデンサの端子間電圧のバランスを得るに際し、無駄な電力損失の発生の防止が図れ、かつ安価な電気二重層コンデンサ装置を提供することを目的とする。

【0011】

【課題を解決するための手段】上記目的を達成するためには、請求項1に記載の発明は、直列接続された複数の電気二重層コンデンサ(10-1、10-2、….)と、該複数の電気二重層コンデンサの各々に並列接続され各電気二重層コンデンサの放電状態を制御する複数の電流制御手段(12-1、12-2、….)と、前記複数の電気二重層コンデンサの各々の端子間電圧を設定電圧と比較する複数の電圧比較手段(16-1、16-2、….)と、該複数の電圧比較手段の比較出力により前記複数の電流制御手段を制御して各電気二重層コンデンサの端子間電圧におけるバランスを揃えるようにする制御手段(30)とを有する電気二重層コンデンサ装置であって、前記制御手段は、前記複数の電気二重層コンデンサの充電時は前記複数の電流制御手段の制御動作を停止させることを特徴とする。

【0012】請求項1に記載の電気二重層コンデンサ装

置によれば、制御手段により、複数の電圧比較手段の比較出力により前記複数の電流制御手段を制御して直列接続された複数の電気二重層コンデンサの各々の端子間電圧におけるバランスを揃えるように制御する際に、前記複数の電気二重層コンデンサの充電時には前記複数の電流制御手段の制御動作を停止させるようにしたので、直列接続された複数の電気二重層コンデンサの端子間電圧のバランスを得るに際し、充電時にバイパスさせることに起因する無駄な電力損失の発生を防止できる。また、
10 請求項1に記載の電気二重層コンデンサ装置によれば、電気二重層コンデンサから電流をバイパスさせる際にバイパス用のトランジスタに流れる電流量を低減することによりバイパス用のトランジスタに安価なものを使用でき、安価な電気二重層コンデンサ装置が得られる。

【0013】また、請求項2に記載の発明は、請求項1に記載の電気二重層コンデンサ装置において、制御手段

(30)は、前記複数の電気二重層コンデンサ(10-1、10-2、….)の充電中に前記複数の電気二重層コンデンサのいずれかの電気二重層コンデンサの端子間電圧が設定電圧に達した際に、前記設定電圧に達した電気二重層コンデンサに並列接続された電流制御手段を駆動し、前記設定電圧に達した電気二重層コンデンサを放電可能状態とし、前記複数の電気二重層コンデンサの各々の端子間電圧におけるバランスを揃えるように制御することを特徴とする。

【0014】請求項2に記載の電気二重層コンデンサ装置によれば、制御手段は、前記複数の電気二重層コンデンサの充電中に前記複数の電気二重層コンデンサのいずれかの電気二重層コンデンサの端子間電圧が設定電圧に

20 達した際に、前記設定電圧に達した電気二重層コンデンサに並列接続された電流制御手段を駆動し、前記設定電圧に達した電気二重層コンデンサを放電可能状態とし、前記複数の電気二重層コンデンサの各々の端子間電圧におけるバランスを揃えるように制御するようにしたので、請求項1に記載の発明により得られる効果に加えて、電気二重層コンデンサの端子間に過電圧以上のレベルの電圧が印加されることによる電気二重層コンデンサの破損を防止することができる。

【0015】

【発明の実施の形態】以下、本発明の実施の形態を図面を参照して説明する。本発明の実施の形態に係る電気二重層コンデンサ装置の構成を図1に示す。同図において、本発明の実施の形態に係る電気二重層コンデンサ装置は、直列接続された電気二重層コンデンサ10-1、10-2、…を有しており、各電気二重層コンデンサ、例えば、電気二重層コンデンサ10-1の両端子間はスイッチング素子としてのPNPトランジスタ12-1と、バイパス抵抗14-1を介して接続されている。

【0016】さらに、電気二重層コンデンサ10-1の50 両端子間に並列に、該電気二重層コンデンサ10-1の

端子間電圧 V_C (コンデンサ電圧) からバイパスを開始させるための基準電圧 V_{REF1} (バイパス開始電圧) を生成する基準電圧生成部 18-1 と、電気二重層コンデンサ 10-1 の端子間電圧 V_C と基準電圧 V_{REF1} を比較し、比較結果に応じた信号を PNP トランジスタ 12-1 のベースに出力する電圧比較部 16-1 とが接続されている。基準電圧生成部 18-1 により生成される基準電圧 V_{REF1} は電気二重層コンデンサ 10-1 の過電圧 (例えば、3 V) より数パーセント低い、例えば、2.5 V に設定される。電圧比較部 16-1 は、電気二重層コンデンサ 10-1 の端子間電圧 V_C が基準電圧 V_{REF1} (2.5 V) を超えた場合に PNP トランジスタ 12-1 をオン状態とし、電気二重層コンデンサ 10-1 をバイパス抵抗 14-1 を介して放電させる。

【0017】上記構成は他の電気二重層コンデンサ 10-2、…についても同様である。PNP トランジスタ 12-1、12-2、…、バイパス抵抗 14-1、14-2、…、電圧比較部 16-1、16-2、…、基準電圧生成部 18-1、18-2、…は電気二重層コンデンサ装置のバイパス部を構成している。ここで、各電気二重層コンデンサの端子間電圧のばらつきを収束させる能力を高めるためには、バイパス抵抗として抵抗値の小さいものを選択し、バイパス抵抗に電流を流すスイッチングトランジスタについての絶対定格を大きくすることで可能だが (この場合にバイパス電流は増加する。) 、電気二重層コンデンサ装置を低価格で実現することが困難になる。そこで、本実施の形態においては、逆に抵抗値の大きい抵抗をバイパス抵抗として選択し、ドライブ回路を構成するスイッチングトランジスタの負担を軽減するようにしている。

【0018】さらに、電気二重層コンデンサ装置の各電気二重層コンデンサ、例えば、電気二重層コンデンサ 10-1 の両端子間には、基準電圧生成部 18-1 とは異なるレベルの基準電圧、すなわち電気二重層コンデンサ 10-1 の両端電圧が過電圧に達した状態を検出するための基準電圧 V_{REF2} (例えば、3 V に設定される。) を電気二重層コンデンサ 10-1 の端子間電圧から生成する基準電圧生成部 20-1 と、基準電圧生成部 20-1 により生成される基準電圧 V_{REF2} と電気二重層コンデンサ 10-1 の端子間電圧 V_C を比較する電圧比較部 22-1 とが並列に接続されている。

【0019】電気二重層コンデンサ装置は、さらに、PNP トランジスタ 12-1、12-2、…を制御して各電気二重層コンデンサの端子間電圧のバランスを揃えるコントローラ 30 と、電圧比較部 22-1 の出力をコントローラ 30 及び他の回路部に出力するフォトカプラ 24-1 と、コントローラ 30 からの制御信号を PNP トランジスタ 12-1 のベースに出力するフォトカプラ 26-1 と有している。フォトカプラ 24-1、24-2、…の出力側は共通接続され、コントローラ 30 の入

力側に接続されている。同様に、フォトカプラ 26-1、26-2、…の入力側は共通接続され、コントローラ 30 の出力側に接続されている。

【0020】電圧比較部 22-1 は、電気二重層コンデンサ 10-1 の端子間電圧 V_C と基準電圧生成部 20-1 により生成される基準電圧 V_{REF2} を比較し、端子間電圧 V_C が基準電圧 V_{REF2} に達し、過電圧領域に突入する瞬間に比較出力である過電圧検知信号を、フォトカプラ 24-1 を介してコントローラ 30 に出力する。コントローラ 30 はこの過電圧検知信号を受けて、電気二重層コンデンサ 10-1、10-2、…のいずれかの端子間電圧 V_C が過電圧状態になったと認識し、図示していない電気二重層コンデンサ装置の充電部に充電動作を停止させるための制御信号 (充電停止信号) を出力するようになっている。このとき、後述するように、各電気二重層コンデンサの充電時に各 PNP トランジスタ 12-1、12-2、…をオフ状態にするための制御信号 (充電信号) の出力は停止される。

【0021】また、コントローラからは、電気二重層コンデンサ装置の電気二重層コンデンサが充電状態にある場合には、制御信号 (充電信号) を、各 PNP トランジスタ 12-1、12-2、…のベースに出力し、各電気二重層コンデンサ 10-1、10-2、…への充電電流をバイパスさせないようにする。基準電圧生成部 20-1、電圧比較部 22-1、フォトカプラ 24-1 及びフォトカプラ 26-1 からなる回路部の構成は、他の電気二重層コンデンサ 10-2、…についても同様である。基準電圧生成部 20-1、20-2、…、電圧比較部 22-1、22-2、…、フォトカプラ 24-1、24-2、…、フォトカプラ 26-1、26-2、…は、電気二重層コンデンサ装置の過電圧検出部を構成している。ここで、各 PNP トランジスタ 12-1、12-2、…は本発明の電流制御手段に、電圧比較部 16-1、16-2、…は本発明の電圧比較手段に、コントローラ 30 は本発明の制御手段に、それぞれ相当する。

【0022】上記構成からなる電気二重層コンデンサ装置の制御動作を図 2 及び図 3 に示すフローチャートを参照して説明する。なお、本実施の形態に係る電気二重層コンデンサ装置は、ハイブリッド車両の駆動補助 (アシスト) 用モータの電源として使用するものとして説明する。図 2 に示す制御ルーチンはタイマ割込みにより一定時間毎に起動され、コントローラ 30 により実行されるものである。エンジンキーを操作することによりバッテリより各部に電源が供給されると、図 2 に示す制御ルーチンが起動され、電気二重層コンデンサ装置において各電気二重層コンデンサ 10-1、10-2、…の端子間電圧のチェックが行われる。すなわち、電圧比較部 16-1、16-2、…において各電気二重層コンデンサにおける端子間電圧 V_C と基準電圧 V_{REF1} (2.5 V) との大小比較が行われる (ステップ 100)。

【0023】次いで、ステップ101で $VC < VREF1$ であるか否かが判定される。ステップ101で $VC \geq VREF1$ であると判定された場合には、処理はステップ104に移行する。また $VC < VREF1$ であると判定された場合には、車両が減速中であるか否か、換言すれば、エンジンの駆動補助用モータが回生運転することにより発電機として機能し、電気二重層コンデンサが充電されている状態にあるか否かが判定される（ステップ102）。車両が減速中でない、すなわち、走行中（電気二重層コンデンサが放電中）であると判定された場合には、ステップ108に移行する。

【0024】また、ステップ102で車両が減速中であると判定された場合には、コントローラ30よりフォトカプラ26-1、26-2、…を介して各電気二重層コンデンサ10-1、10-2、…に対応して設けられた各PNPトランジスタ12-1、12-2、…にこれらのトランジスタをそれぞれ強制的にオフ状態にする制御信号が充電期間中、出力される。この結果、充電期間中は、各電気二重層コンデンサ10-1、10-2、…バイパス動作は停止される。各電気二重層コンデンサにおける端子間電圧 VC と基準電圧 $VREF1$ とが、 $VC \geq VREF1$ であるか否かが判定される（ステップ103）。

【0025】ステップ103で $VC < VREF1$ であると判定された場合には、処理はステップ100に戻る。また、ステップ103で $VC \geq VREF1$ であると判定された場合には、各電気二重層コンデンサが充電中であるか否かが判定される（ステップ104）。ステップ104で充電中でないと判定された場合には、コントローラ30から各PNPトランジスタ12-1、12-2、…を強制的にオフ状態とする制御信号がこれらのトランジスタのベースに出力されないので、ステップ108では、 $VC \geq VREF1$ となっている電気二重層コンデンサについて該当するPNPトランジスタが対応する電圧比較部からの出力によりオン状態とされ、電気二重層コンデンサの端子間電圧がバイパス抵抗を介して放電される（ステップ108、109）。

【0026】次いで、ステップ110で各電気二重層コンデンサについて $VC < VREF1$ であるか否かが判定され、複数の電気二重層コンデンサのうちいずれかが $VC \geq VREF1$ である場合には、ステップ108に戻り、ステップ108～110の処理を繰り返す。すべての電気二重層コンデンサの端子間電圧 VC が $VC < VREF1$ となった場合には、各濾波比較部からは、対応するスイッチング素子としてのPNPトランジスタに該トランジスタをオフ状態にする比較信号が出力されるので、各電気二重層コンデンサのバイパス動作は停止される（ステップ111）。一方、ステップ104で各電気二重層コンデンサが充電中であると判定された場合には、端子間電圧 VC が $VC \geq VREF2$ となった電気二重層コンデンサがあるか否かが判定される（ステップ105）。ステップ105

の判定が否定された場合には、処理はステップ104に戻り、同様の処理を行う。

【0027】また、ステップ105の判定が肯定された場合、すなわち端子間電圧 VC が $VC \geq VREF2$ となった電気二重層コンデンサがあると判定された場合には、該当する電気二重層コンデンサ、例えば、電気二重層コンデンサ10-1の端子間電圧 VC が $VC \geq VREF2$ となったとすると、電気二重層コンデンサ10-1に対応して設けられた電圧比較部22-1から過電圧検知信号がフォトカプラ24-1を介してコントローラ30に出力され、コントローラ30は $VC \geq VREF2$ となった、すなわち端子間電圧が過電圧領域に達した電気二重層コンデンサがあることを認識し、各電気二重層コンデンサ10-1、10-2、…に対し充電を行っている図示していない充電部に対し充電動作を停止させるための制御信号（受電停止信号）を出力する（ステップ106）。

【0028】次いで、これまでの充電期間中にコントローラ30より出力されていた、コントローラ30よりフォトカプラ26-1、26-2、…を介して各電気二重層コンデンサ10-1、10-2、…に対応して設けられた各PNPトランジスタ12-1、12-2、…にこれらのトランジスタをそれぞれ強制的にオフ状態にしバイパス動作を禁止する制御信号（充電信号）の出力が停止される。この結果、各PNPトランジスタ12-1、12-2、…は、対応して設けられた電圧比較部16-1、16-2、…の出力によりオン、オフ状態に駆動されることが可能な状態になり、放電モードに移行する（ステップ107）。

【0029】次いで、ステップ108に移行し、ステップ108～111のバイパス処理を行い、この処理を終了する。上述した制御ルーチンはタイマ割込みにより繰り返し、実行されることにより、各電気二重層コンデンサの端子電圧の値は収束する方向に変化し、最終的に揃うこととなる。

【0030】上記処理によりハイブリッド車両に搭載された電気二重層コンデンサ装置における各電気二重層コンデンサの端子間電圧 VC が、ハイブリッド車両が走行中において時間経過と共に、変化する状態を図4に示す。図4では、説明の便宜上、直列接続された、初期電圧の異なる3つの電気二重層コンデンサの端子間電圧 VC における変化状態について示している。同図において区間T1 ($t_0 \leq t < t_1$) では電気二重層コンデンサへの充電能力がバイパス能力に比して非常に大きいために電気二重層コンデンサA、Bの端子間電圧 VC がバイパス領域、すなわち $VREF1 \leq VC < VREF2$ の電圧領域に達しても、端子間電圧 VC の電圧推移に対してほとんど、バイパス効果は見られない。

【0031】このために、電気二重層コンデンサの端子間電圧 VC は時間の経過により電気二重層コンデンサAの端子間電圧 VC は過電圧領域 $VC \geq VREF2$ に達してしま

い、このまま充電状態が継続し行われると、劣化してしまうこととなる。そこで、既述したように過電圧検出部における電圧比較部から過電圧検知信号がコントローラ30に出力され、この信号に基づいてコントローラ30により充電を中止する制御が行われる。すなわち、図4において、時刻t1で電気二重層コンデンサAの端子間電圧VCが過電圧領域に達したために各電気二重層コンデンサA, B, Cへの充電は停止される。

【0032】本発明では、電気二重層コンデンサの充電期間中における充電電流をバイパスするのは無駄な電流をバイパス部（スイッチング素子及びバイパス抵抗）に流し、無駄な電力を消費することになるので、これをなくすべく充電中は一切、充電電流のバイパスは行わないようとしている。これによりバイパス効果が得られない充電時には、バイパス部の機能を停止し、放電時のみバイパス部を駆動することにより電力損失の少ない電気二重層コンデンサ装置の電圧制御を実現している。

【0033】また、図4の時刻t2で過電圧検出部により、電気二重層コンデンサAの端子間電圧VCが過電圧（VREF2）に達したと判断されたために期間T2（ $t_1 \leq t < t_3$ ）では、充電中止となり、各電気二重層コンデンサA, B, Cが放電状態に移行している。電気二重層コンデンサCの端子間電圧VCの変化は、負荷駆動（走行）によるものであり、電気二重層コンデンサA, Bの端子間電圧VCの変化は、負荷駆動とバイパス効果によるものである。電気二重層コンデンサA, Bの端子間電圧VCの変化は、電気二重層コンデンサCのそれに比して単位時間当りの電圧変動が大きくなっていることが判る。

【0034】また、電気二重層コンデンサBの端子間電圧VCは、放電により時刻t2で、バイパス領域を外れたために時刻t2から負荷駆動のためだけの放電に切り替わり、電気二重層コンデンサCと同様の電圧変動となっている。図4における期間T1, T2のようなサイクルを繰り返すことにより初期電圧の異なる複数の電気二重層コンデンサにおける端子間電圧の値が所定値に収束し、すなわち、揃うこととなる。

【0035】以上に説明したように、本発明の実施の形態に係る電気二重層コンデンサ装置によれば、複数の電気二重層コンデンサの充電時には充電電流をバイパスするのを禁止するようにしたので、直列接続された複数の電気二重層コンデンサの端子間電圧のバランスを得るに際し、充電時にバイパスさせることに起因する無駄な電力損失の発生を防止できる。

【0036】また、本発明の実施の形態に係る電気二重層コンデンサ装置によれば、電気二重層コンデンサから電流をバイパスさせる際にバイパス用のトランジスタに流れる電流量を低減するように抵抗値の大きい抵抗をバイパス抵抗と使用するようにしたので、バイパス用のスイッチング素子としてのトランジスタに安価なものを使

用でき、安価な電気二重層コンデンサ装置が得られる。

【0037】さらに、本発明の実施の形態に係る電気二重層コンデンサ装置によれば、複数の電気二重層コンデンサのいずれかの電気二重層コンデンサの端子間電圧が設定電圧（過電圧）に達した際に、前記設定電圧に達した電気二重層コンデンサに並列接続された電流制御手段を駆動し、前記設定電圧に達した電気二重層コンデンサを放電可能状態とし、前記複数の電気二重層コンデンサの各々の端子間電圧におけるバランスを揃えるように制御するようにしたので、請求項1に記載の発明により得られる効果に加えて、電気二重層コンデンサの端子間に過電圧以上のレベルの電圧が印加されることによる電気二重層コンデンサの破損を防止することができる。

【0038】

【発明の効果】請求項1に記載の電気二重層コンデンサ装置によれば、制御手段により、複数の電圧比較手段の比較出力により前記複数の電流制御手段を制御して直列接続された複数の電気二重層コンデンサの各々の端子間電圧におけるバランスを揃えるように制御する際に、前記複数の電気二重層コンデンサの充電時には前記複数の電流制御手段の制御動作を停止させるようにしたので、直列接続された複数の電気二重層コンデンサの端子間電圧のバランスを得るに際し、充電時にバイパスさせることに起因する無駄な電力損失の発生を防止できる。

【0039】また、請求項1に記載の電気二重層コンデンサ装置によれば、電気二重層コンデンサから電流をバイパスさせる際にバイパス用のトランジスタに流れる電流量を低減することによりバイパス用のトランジスタに安価なものを使用でき、安価な電気二重層コンデンサ装置が得られる。

【0040】請求項2に記載の電気二重層コンデンサ装置によれば、請求項1に記載の電気二重層コンデンサ装置において、制御手段は、前記複数の電気二重層コンデンサの充電中に前記複数の電気二重層コンデンサのいずれかの電気二重層コンデンサの端子間電圧が設定電圧に達した際に、前記設定電圧に達した電気二重層コンデンサに並列接続された電流制御手段を駆動し、前記設定電圧に達した電気二重層コンデンサを放電可能状態とし、前記複数の電気二重層コンデンサの各々の端子間電圧におけるバランスを揃えるように制御するようにしたので、請求項1に記載の発明により得られる効果に加えて、電気二重層コンデンサの端子間に過電圧以上のレベルの電圧が印加されることによる電気二重層コンデンサの破損を防止することができる。

【図面の簡単な説明】

【図1】 本発明の実施の形態に係る電気二重層コンデンサ装置の構成を示すブロック図。

【図2】 図1に示した電気二重層コンデンサ装置におけるコントローラの制御動作を示すフローチャート。

【図3】 図1に示した電気二重層コンデンサ装置にお

けるコントローラの制御動作を示すフローチャート。

【図4】 電気二重層コンデンサ装置における各電気二重層コンデンサの端子間電圧の時間経過に伴う変化状態を示す特性図。

【図5】 従来の電気二重層コンデンサ装置の基本構成を示すブロック図。

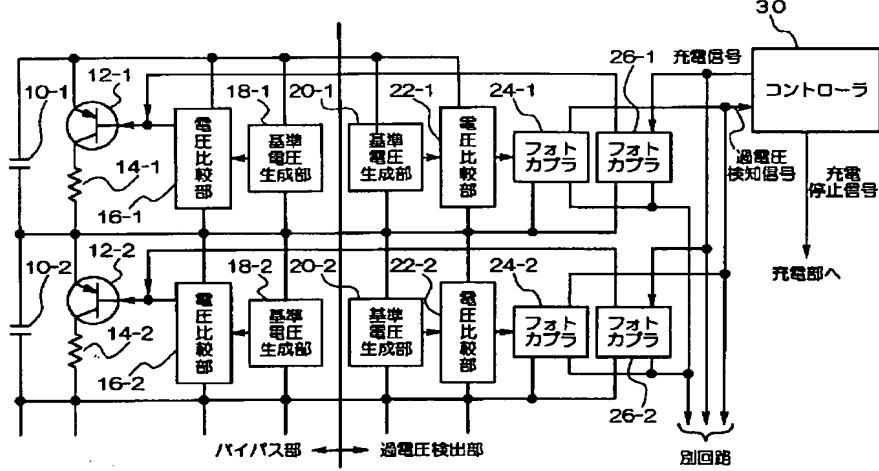
【符号の説明】

10-1、10-2 電気二重層コンデンサ
12-1、12-2 PNPトランジスタ（電流制御手

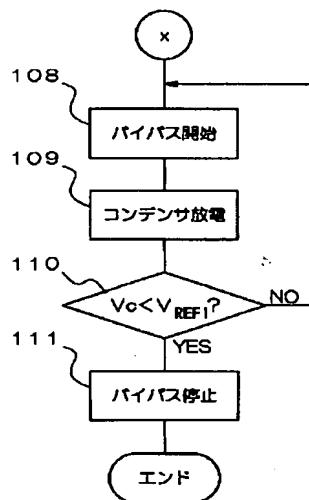
段）

14-1、14-2 バイパス抵抗
16-1、16-2、22-1、22-2 電圧比較部
(電圧比較手段)
18-1、18-2 20-1、20-2 基準電圧生成部
24-1、24-2 26-1、26-2 フォトカプラ
30 コントローラ（制御手段）

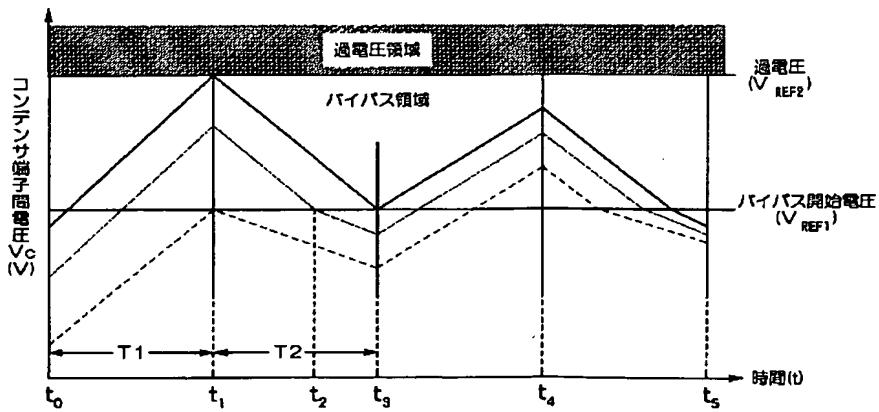
【図1】



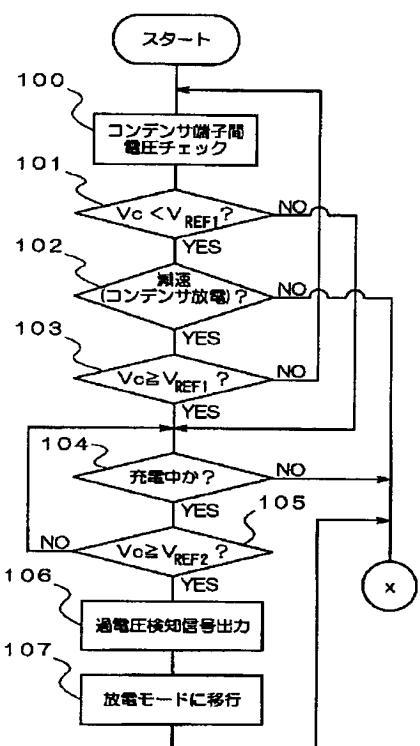
【図3】



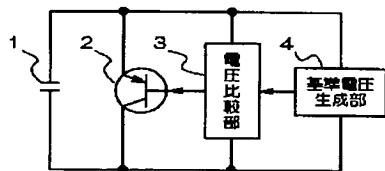
【図4】



【図2】



【図5】



フロントページの続き

(72)発明者 為乗 浩司

埼玉県和光市中央1丁目4番1号 株式会
社本田技術研究所内

Fターム(参考) 5G003 AA01 BA03 CA11 CC02 FA04
FA06 FA08 GA10
5H115 PA11 PC06 PG04 PI14 PI29
P001 TI05 TR19 TU05 TU16
TZ01

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第4区分

【発行日】平成16年11月4日(2004.11.4)

【公開番号】特開2001-292507(P2001-292507A)

【公開日】平成13年10月19日(2001.10.19)

【出願番号】特願2000-103664(P2000-103664)

【国際特許分類第7版】

B 6 O L 11/18

H 0 1 G 9/28

H 0 2 J 7/00

H 0 2 J 7/02

H 0 2 J 7/10

【F I】

B 6 O L 11/18 A

H 0 2 J 7/00 Z H V P

H 0 2 J 7/02 Z H V H

H 0 2 J 7/10 Z H V B

H 0 1 G 9/00 5 3 1

【手続補正書】

【提出日】平成15年10月31日(2003.10.31)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

直列接続された複数の電気二重層コンデンサと、該複数の電気二重層コンデンサの各々に並列接続され各電気二重層コンデンサを放電させる複数の電流制御手段と、前記複数の電気二重層コンデンサの各々の端子間電圧を第1の設定電圧と比較する複数の電圧比較手段と、該複数の電圧比較手段の比較出力に基づいて前記端子間電圧が前記第1の設定電圧を超えた前記電気二重層コンデンサに対応する電流制御手段を制御して各電気二重層コンデンサの端子間電圧を揃えるようにする制御手段とを有する電気二重層コンデンサ装置であって、

前記制御手段は、前記複数の電気二重層コンデンサの充電時は前記複数の電流制御手段の制御動作を停止させることを特徴とする電気二重層コンデンサ装置。

【請求項2】

前記制御手段は、前記複数の電気二重層コンデンサの充電中に前記複数の電気二重層コンデンサのいずれかの電気二重層コンデンサの端子間電圧が前記第1の設定電圧より大きい第2の設定電圧に達した際に、前記複数の電気二重層コンデンサの充電を停止させ、該複数の電気二重層コンデンサを放電可能状態とするように前記複数の電流制御手段を制御することを特徴とする請求項1に記載の電気二重層コンデンサ装置。

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】0011

【補正方法】変更

【補正の内容】

【0011】

【課題を解決するための手段】

上記目的を達成するために、請求項1に記載の発明は、直列接続された複数の電気二重層コンデンサ(10-1、10-2、…)と、該複数の電気二重層コンデンサの各々に並列接続され各電気二重層コンデンサを放電させる複数の電流制御手段(12-1、12-2、…)と、前記複数の電気二重層コンデンサの各々の端子間電圧を第1の設定電圧と比較する複数の電圧比較手段(16-1、16-2、…)と、該複数の電圧比較手段の比較出力に基づいて前記端子間電圧が前記第1の設定電圧を超えた前記電気二重層コンデンサに対応する電流制御手段を制御して各電気二重層コンデンサの端子間電圧を揃えるようとする制御手段(30)とを有する電気二重層コンデンサ装置であって、前記制御手段は、前記複数の電気二重層コンデンサの充電時は前記複数の電流制御手段の制御動作を停止させることを特徴とする。

【手続補正3】

【補正対象書類名】明細書

【補正対象項目名】0012

【補正方法】変更

【補正の内容】

【0012】

請求項1に記載の電気二重層コンデンサ装置によれば、制御手段により、複数の電圧比較手段の比較出力に基づいて前記端子間電圧が前記第1の設定電圧を超えた前記電気二重層コンデンサに対応する電流制御手段を制御して直列接続された複数の電気二重層コンデンサの各々の端子間電圧を揃えるように制御する際に、前記複数の電気二重層コンデンサの充電時には前記複数の電流制御手段の制御動作を停止させるようにしたので、直列接続された複数の電気二重層コンデンサの端子間電圧のバランスを得るに際し、充電時にバイパスされることに起因する無駄な電力損失の発生を防止できる。

また、請求項1に記載の電気二重層コンデンサ装置によれば、電気二重層コンデンサから電流をバイパスする際にバイパス用のトランジスタに流れる電流量を低減することによりバイパス用のトランジスタに安価なものを使用でき、安価な電気二重層コンデンサ装置が得られる。

【手続補正4】

【補正対象書類名】明細書

【補正対象項目名】0013

【補正方法】変更

【補正の内容】

【0013】

また、請求項2に記載の発明は、請求項1に記載の電気二重層コンデンサ装置において、制御手段(30)は、前記複数の電気二重層コンデンサ(10-1、10-2、…)の充電中に前記複数の電気二重層コンデンサのいずれかの電気二重層コンデンサの端子間電圧が前記第1の設定電圧より大きい第2の設定電圧に達した際に、前記複数の電気二重層コンデンサの充電を停止させ、該複数の電気二重層コンデンサを放電可能状態とするように前記複数の電流制御手段を制御することを特徴とする。

【手続補正5】

【補正対象書類名】明細書

【補正対象項目名】0014

【補正方法】変更

【補正の内容】

【0014】

請求項2に記載の電気二重層コンデンサ装置によれば、制御手段は、前記複数の電気二重層コンデンサの充電中に前記複数の電気二重層コンデンサのいずれかの電気二重層コンデンサの端子間電圧が前記第1の設定電圧より大きい第2の設定電圧に達した際に、前記複数の電気二重層コンデンサの充電を停止させ、該複数の電気二重層コンデンサを放電可能

状態とするとように制御するようにしたので、請求項1に記載の発明により得られる効果に加えて、電気二重層コンデンサの端子間に過電圧以上のレベルの電圧が印加されることによる電気二重層コンデンサの破損を防止することができる。

【手続補正6】

【補正対象書類名】明細書

【補正対象項目名】0027

【補正方法】変更

【補正の内容】

【0027】

また、ステップ105の判定が否定された場合、すなわち端子間電圧VCが $VC \geq V_{REF2}$ となった電気二重層コンデンサがあると判定された場合には、該当する電気二重層コンデンサ、例えば、電気二重層コンデンサ10-1の端子間電圧VCが $VC \geq V_{REF2}$ となつたとすると、電気二重層コンデンサ10-1に対応して設けられた電圧比較部22-1から過電圧検知信号がフォトカプラ24-1を介してコントローラ30に出力され、コントローラ30は $VC \geq V_{REF2}$ となつた、すなわち端子間電圧が過電圧領域に達した電気二重層コンデンサがあることを認識し、各電気二重層コンデンサ10-1、10-2、…に対し充電を行っている図示してない充電部に対し充電動作を停止させるための制御信号（充電停止信号）を出力する（ステップ106）。

【手続補正7】

【補正対象書類名】明細書

【補正対象項目名】0037

【補正方法】変更

【補正の内容】

【0037】

さらに、本発明の実施の形態に係る電気二重層コンデンサ装置によれば、複数の電気二重層コンデンサのいずれかの電気二重層コンデンサの端子間電圧が設定電圧（過電圧）に達した際に、前記複数の電気二重層コンデンサの充電を停止させ、該複数の電気二重層コンデンサを放電可能状態に制御するようにしたので、電気二重層コンデンサの端子間に過電圧以上のレベルの電圧が印加されることによる電気二重層コンデンサの破損を防止することができる。

【手続補正8】

【補正対象書類名】明細書

【補正対象項目名】0038

【補正方法】変更

【補正の内容】

【0038】

【発明の効果】

請求項1に記載の電気二重層コンデンサ装置によれば、制御手段により、複数の電圧比較手段の比較出力に基づいて前記端子間電圧が前記第1の設定電圧を超えた前記電気二重層コンデンサに対応する電流制御手段を制御して直列接続された複数の電気二重層コンデンサの各々の端子間電圧を揃えるように制御する際に、前記複数の電気二重層コンデンサの充電時には前記複数の電流制御手段の制御動作を停止させるようにしたので、直列接続された複数の電気二重層コンデンサの端子間電圧のバランスを得るに際し、充電時にバイパスさせることに起因する無駄な電力損失の発生を防止できる。

【手続補正9】

【補正対象書類名】明細書

【補正対象項目名】0040

【補正方法】変更

【補正の内容】

【0040】

請求項 2 に記載の電気二重層コンデンサ装置によれば、請求項 1 に記載の電気二重層コンデンサ装置において、制御手段は、前記複数の電気二重層コンデンサの充電中に前記複数の電気二重層コンデンサのいずれかの電気二重層コンデンサの端子間電圧が前記第 1 の設定電圧より大きい第 2 の設定電圧に達した際に、前記複数の電気二重層コンデンサの充電を停止させ、該複数の電気二重層コンデンサを放電可能状態とするように制御するようにしたので、請求項 1 に記載の発明により得られる効果に加えて、電気二重層コンデンサの端子間に過電圧以上のレベルの電圧が印加されることによる電気二重層コンデンサの破損を防止することができる。